

システムとLSIの設計技術研究会
2021年度最優秀発表賞

ELT(EnclosedLayoutTransistor)による耐
放射線 CMOS 集積回路の設計

石原昇 殿

DA シンポジウム 2021 におけるあ
なたの発表は多くの発表の中で論
文内容およびプレゼンテーション
ともに最も優秀であると評価され
ました
よってここに賞金を贈呈し表彰し
ます

2022年8月31日

一般社団法人 情報処理学会
システムとLSIの設計技術研究会

主査 越智 裕之

