

DA シンポジウム 2021

## 優秀発表賞

ELT(EnclosedLayoutTransistor)による耐放射線 CMOS 集積回路の設計

石原昇 殿

DA シンポジウム 2021 におけるあなたの発表は論文内容およびプレゼンテーションともに優秀であると評価されました  
よってここに表彰します

2022 年 8 月 31 日

一般社団法人 情報処理学会  
システムと LSI の設計技術研究会

主査 越智 裕之

